

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 09-260720

(43)Date of publication of application : 03.10.1997

(51)Int.Cl.

H01L 31/12
 H03F 1/30
 H03F 3/34
 H03G 3/30
 H03K 17/78
 H04B 1/04
 H04B 10/28
 H04B 10/26
 H04B 10/14
 H04B 10/04
 H04B 10/06

(21)Application number : 08-062374

(71)Applicant : NEC CORP

(22)Date of filing : 19.03.1996

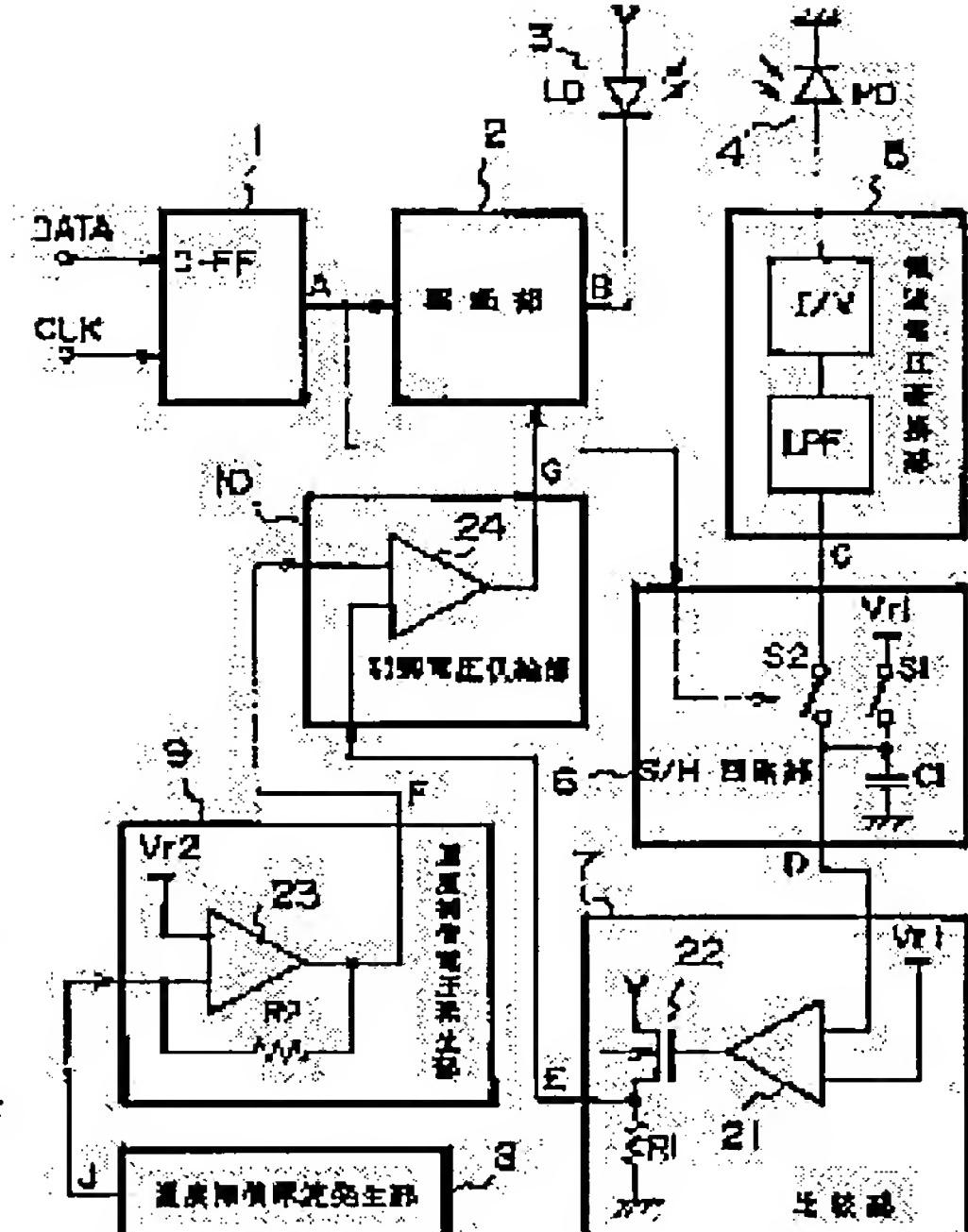
(72)Inventor : AIZAWA YUKIO

(54) HIGH-SPEED APC CIRCUIT

(57)Abstract:

PROBLEM TO BE SOLVED: To start transmission with a desired light intensity, immediately after an optical transmission device is started up and is made possible to compensate for the light intensity for the next emission when an ambient temperature changes sharply during a period when there is no emission of light, by letting a temperature compensation voltage generating means compensate for the temperature according to the ambient temperature of a light emitting device at the time of APC feedback control.

SOLUTION: In a high-speed APC circuit, an S/H circuit section 6, a comparing section 7, a temperature compensation current generating section 8, a temperature compensation voltage generating section 9, and a controlled voltage supplying section 10 are installed, in addition to a D-FF 1, a driving section 2, an LD 3, a PD 4, and a current/voltage conversion section 5. The temperature compensation current generating section 8 monitors an ambient temperature of the LC 3, a light emitting device and then outputs compensation current J, which changes according to a change in temperature. The initial value of the intensity of light emitted by the LD3 when transmission is started, is set by the compensation current J.



LEGAL STATUS

[Date of request for examination] 19.03.1996

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number] 2914431

(19)日本国特許庁 (JP) (12)公開特許公報 (A)

【特許請求の範囲】

【請求項1】 入力するパルス信号に従った駆動電流により発光素子を駆動する際、該発光素子から出力される光強度を前記駆動電流を制御することによって所定値に高速に収束し保持する高速A.P.C.(Automatic Power Control)回路において、入力するパルス信号に従った駆動電流により前記駆動電流を駆動するとと共に制御電圧を入力して前記駆動電流を制御する駆動部と、前記発光素子から出力される光信号をモニターし該光信号の強度に応じたレベルの電流信号を出力する受光素子と、該受光素子により出力された電流信号のレベルを検出し変換電圧として出力する電流電圧変換部と、該変換電圧を所定の温度に対して設定された所定基準電圧に収束させ制御電圧として出力する比較手段と、前記発光素子の周囲温度に応じた補償電圧を出力する温度補償電圧発生手段と、前記帰還電圧および該補償電圧を入力して演算増幅部と前記駆動部に供給する制御電圧を供給部とを備えることを特徴とする高速A.P.C.回路。

【請求項2】 請求項1において、前記温度補償電圧発生手段は、前記発光素子の周囲温度に応じた補償電流を出力する温度補償電流発生部と、該補償電流を入力して補償電圧を出力する並列に接続された演算増幅器および抵抗を有する温度補償電圧発生部とを備えることを特徴とする高速A.P.C.回路。

【請求項3】 請求項1において、前記温度補償電圧発生手段は、前記発光素子の周囲温度に応じた補償電流を出力する温度補償電流発生部と、該抵抗により決定される電圧を入力して補償電圧を出力することを特徴とする高速A.P.C.回路。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、入力するパルス信号に従った駆動電流により発光素子を駆動する際、この発光素子から出力される光強度を駆動電流を制御することによって所定値に高速に収束し保持する高速A.P.C.(Automatic Power Control)回路に關し、特に、光通信装置を立ち上げる際、瞬時に所望の光強度で送信が開始でき、かつ無発光の期間に環境温度が急激に変化した場合も次の発光の際の光強度を補償できる半導体集積回路化に適した高速A.P.C.回路に関する。

【0002】

【従来の技術】 従来、この種の高速A.P.C.回路では、図7に示されるような、ベースト信号に対応する高速動作が可能な回路が知られている(例えは、「バシシブダブルスター用LDドライバーICの開発」、1993年、電子情報通信学会春季大会予稿集、B-984, P4-122)。

【0003】 図示される高速A.P.C.回路は、D形シリ

子のレーザーダイオード(以後、LD)3、受光素子のフォトダイオード(以後、PD)4、電流電圧変換部5、基準電圧発生部91、ピーク検出部92、および比較部93を備えている。

【0004】 D-F1は、パルス状の送信データDA TAおよびクロック信号CLKを入力し、入力データD ATAのパルスデコーディングを補正して駆動部2へ出力する。駆動部2は、D-F1のパルス出力を入力し、入力レベルが“1”レベルの期間、LD3に駆動電流を供給してLD3を発光させると共に、比較部93から入力10 給してLD3を発光させると共に、比較部93から入力する制御電圧により、LD3の発光が弱い場合には大きくする一方、LD3の発光が強い場合には小さくするよう、駆動電流を制御する。

【0005】 PD4はLD3から出力された光を強度に応じた電流に変換し出力する。電流電圧変換部5はPD4から出力される電流を電圧に変換しピーク検出部92へ出力する。

【0006】 基準電圧発生部91は入力データDATAから基準電圧を生成し比較部93へ出力する。ピーク検出部92は、電流電圧変換部5から電圧を入力し、図示されるように、演算増幅器およびMOS(Metal Oxide Semiconductor)トランジスタを介して、入力した電圧のピーク値を検出し比較部93へ出力する。比較部93は基準電圧発生部91から出力された基準電圧とピーク検出部92で検出されたピーク電圧値との差分を演算増幅器を使用して算出し、この差分を、LD3の駆動電流を制御する制御電圧として駆動部2へ供給している。

【0007】 この構成により、LD3から出力される光が弱い場合、比較部93から出力される差分が大きくなる場合、比較部93へ出力される光が強い場合、比較部93から出力される光が弱くなる場合に駆動部2によりLD3の駆動電流を大きくする一方、LD3から出力される光が強い場合、比較部93から出力される光が弱くなる場合に駆動部2によりLD3の駆動電流を小さくするように負帰還がかけられるので、LD3から出力される光の強度を一定に保つという目的が達成できる。

【0008】

【発明が解決しようとする課題】 上述した従来A.P.C.回路では、図示し説明したように、ピーク検出部および比較部において基本構成要素として演算増幅器が用いられるが、光の強度を所定の誤差の範囲内で一定に高速に収束させたりため、用いられる演算増幅器のスルート、駆動能力等の性能を向上させる必要がある。この性能の向上のためには、消費電流が大きくすることは避けられないという問題点がある。

【0009】 また、上述した従来の高速A.P.C.回路では、光の出力パワーを高速で一定値に収束させた後、その値をベースト信号の間、保持する必要があるため、ピーク検出部に用いられる保持用容量は容量リードを考慮した大きさが必要である。このため、ペースト信号の間隔が大きく、無発光の期間が長い程、大きな保持用容量

(11)特許出願公開番号 特開平9-260720

(43)公開日 平成9年(1997)10月3日

(51)Int.Cl.*	駆別記号	府内整理番号	F1	F
H01L 31/12		H01L 31/12	A	
H03F 1/30		H03F 1/30	C	
3/34		3/34	Z	
H03G 3/30		H03G 3/30	E	
H03K 17/78		H03K 17/78		

審査請求 有 請求項の数3 OL (全13頁) 最終頁に続く

(21)出願番号 特願平8-62374

(71)出願人 00004237

日本電気株式会社

(72)発明者 会沢 幸雄 東京都港区芝五丁目7番1号

式会社内

(74)代理人 井理士 後藤 祥介 (外2名)

(22)出願日 平成8年(1996)3月19日

(43)

(7)出願人 00004237

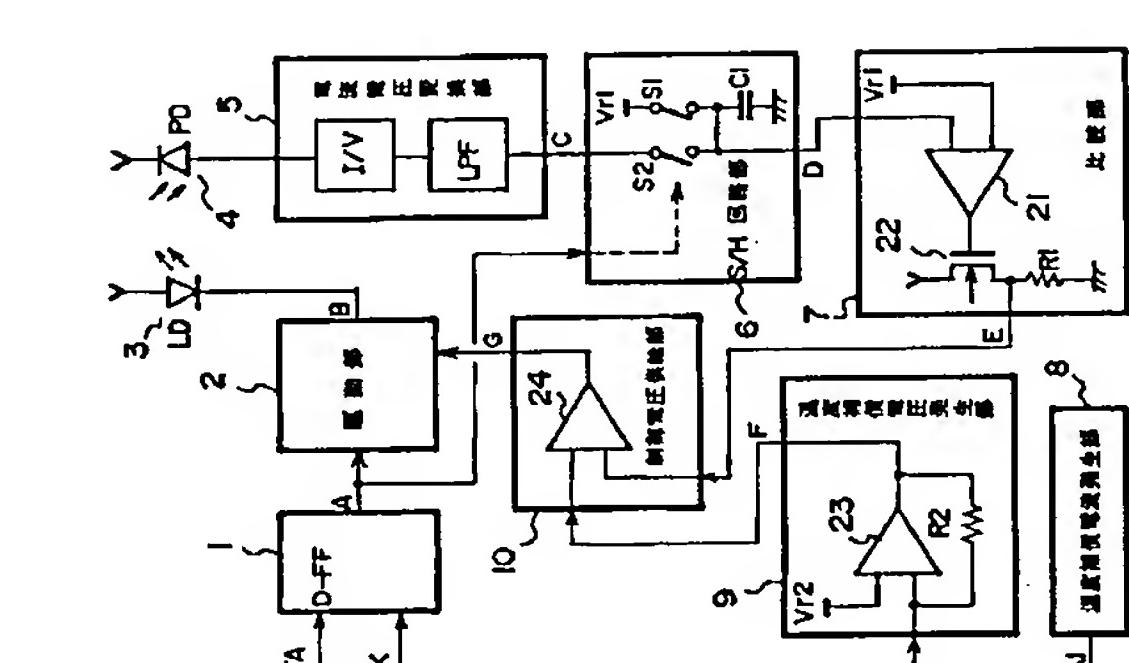
日本電気株式会社

東京都港区芝五丁目7番1号

日本電気株式会社

式会社内

(74)代理人 井理士 後藤 祥介 (外2名)



(54) [発明の名称] 高速A.P.C.回路

(57) [要約]

【課題】 消費電力の削減、瞬時の立ち上げ、およびベースト信号間の周囲温度の変化それぞれに応じてできる高速A.P.C.回路を提供することである。

【解決手段】 入力するパルス信号に従った駆動電流Bに基いて発光するLD3、LD3から出力される光の強度に応じたレベルの電流信号を出力するPD4、PD4から出力される電流信号を変換電圧Cに変換する電流電圧変換部5、変換電圧Cをサンプル・ホールドしてS/H電圧Dを得るS/H回路部6、S/H電圧Dと基準電圧VRIとを比較して差分を演算増幅し帰還電圧Eを出力する比較部7、LD3の周囲温度に応じて温度補償電流発生部8から出力される補償電流Fに変換する温度補償電圧発生部9、帰還電圧Eおよび補償電圧Fを出力する制御電圧電源Gを受けてLD3の駆動電流Bを制御する駆動部2を備えている。

【0009】 また、上述した従来の高速A.P.C.回路では、光の出力パワーを高速で一定値に収束させた後、その値をベースト信号の間、保持する必要があるため、ピーク検出部に用いられる保持用容量は容量リードを考慮した大きさが必要である。このため、ペースト信号の間隔が大きく、無発光の期間が長い程、大きな保持用容量

3 ロック回路である。図1に示された高速APC回路では、従来同様のD-F-F1、駆動部2、LD3、PD4、および電流電圧変換部5に加えて、S/H (Sample & Hold) 回路部6、比較部7、温度補償電流発生部8、温度補償電圧発生部9、および制御電圧供給部10が設けられている。

[0011] 本発明の課題は、光送信装置を立ち上げる際、瞬時に所望の光強度で送信が開始でき、かつ無発光の期間に環境温度が急激に変化した場合も次の発光の際の光強度を補償できると共に半導体集積回路化に適し、かつ低消費電力化を図ることができる高速APC回路を提供することである。

[0012] 【課題を解決するための手段】本発明による高速APC回路は、入力するパルス信号から出力される光強度を駆動する際、該発光素子から出力される光強度を前記駆動電流を制御することによって所定値に高速に収束し保持する高速APC (Automatic Power Control) 回路において、入力するパルス信号に従った駆動電流で前記発光素子を駆動するとと共に制御電圧を入力して前記駆動電流を制御する駆動部と、前記発光素子から出力される光信号をモニターし該光信号の強度に応じたレベルの電流信号を出力する受光素子と、該受光素子により出力された電流信号のレベルを検出し変換電圧として出力する電流電圧変換部と、該変換電圧を所定の温度に対して設定された所定基準電圧に収束させ帰還電圧として出力する比較手段と、前記発光素子の周囲温度に応じた補償電圧を出力する温度補償電圧発生手段と、前記帰還電圧および該補償電圧を入力して演算増幅幅制御電圧として前記駆動部に供給する制御電圧供給部とを備えている。

[0013] また、前記温度補償電圧発生手段の一つの具体的な回路は、前記発光素子の周囲温度に応じた補償電流を出力する温度補償電流発生部と、該補償電流を入力して補償電圧を出力する温度補償電圧発生部とを備えている。

[0014] 本構成によれば、比較手段から出力される帰還電圧が制御電圧供給部、駆動部、発光素子、受光素子、および電流電圧変換部を介して比較手段に帰還されるAPC帰還制御回路が構成されており、更に、APC駆動部の際、温度補償電圧発生手段が発光素子の周囲温度に応じた温度補償をすることがにより、周囲温度に応じた初期値から制御が開始される。このように、発光素子を駆動する駆動電流の制御は、発光素子の周囲温度の変化に段階的に対応し、従つて、光強度を所定の誤差範囲で所望値に収束させている。

[0015] 【発明の実施の形態】次に、本発明の実施の形態について図面を参照して説明する。

[0016] 図1は本発明の実施の一形態を示す機能ブロック図である。図1に示された高速APC回路では、出力Aにより制御され、スイッチS1は基準電圧Vr1、またスイッチS2は変換電圧C、それぞれを容皿C1に接続している。

[0023] 装置に電源投入の際、D-F-F1のデータ出力Aにより最初のデータが入力されるまではスイッチS1が基準電圧Vr1を容皿C1に接続している。次いで、最初のデータが入力された際、スイッチS1は容皿C1から基準電圧Vr1を開放し、この後、スイッチS2が、電流電圧変換部5の出力の変換電圧Cを、データ“1”が入力された際に容皿C1に接続してサンプルする一方、データ“0”が入力された際に接続を開放して容皿C1にサンプルした電圧をS/H電圧Dとしてホールドするという動作を繰り返す。

[0024] 比較部7は演算増幅器21、NMOSトランジスタ22および抵抗R1を有し、演算増幅器21がS/H回路部6にホールドされたS/H電圧Dと基準電圧Vr1とを入力して比較し、その差電圧を増幅してNMO-Sトランジスタ22のゲートに接続している。NMOSトランジスタ22および抵抗R1は直列回路を形成し、NMOSトランジスタ22が演算増幅器21から出力された電圧を電流変換し、この電流により抵抗R1が帰還電圧Eを発生して制御電圧供給部10へ出力している。

[0025] 一方、温度補償電流発生部8は、図3に示されるように、エミッタ接続されたバイポーラトランジスタ41、定電流源42、演算増幅器43、および電圧電流変換回路44により構成されている。エミッタ接続されたバイポーラトランジスタ41がベース、コレクタを定電流源42と共に演算増幅器43の入力に接続し、演算増幅器43が出力する電圧を電圧電流変換回路44が電流に変換する。このようにして、エミッタ接続されたバイポーラトランジスタ41により、そのハンドキャップ電圧の温度特性から温度によりリニアに変化する補償電流Iが温度補償電圧発生部9に出力されている。演算増幅器23および抵抗R2により構成されている。演算増幅器23は、温度補償電圧発生部8からの入力と出力を抵抗R2により接続されており、更に入力側に基準電圧Vr2を接続して、温度補償電流発生部8から出力される補償電流Jを補償電圧Fに変換して制御電圧供給部10へ出力している。電流電圧変換部5はI/V電圧変換部5に供給する。電流電圧変換部5はI/V (電流電圧変換) 回路とLPF (Low Pass Filter) と有し、I/V回路がPD4から出力される電流信号を電圧信号に変換した後、LPFがこの電圧信号のノイズを取り除いて変換電圧Cを有する変換信号としてS/H回路部6へ出力するものとする。

[0026] S/H回路部6の主要部は基準電圧Vr1、スイッチS1・S2、および容皿C1を有している。基準電圧Vr1は本回路を搭載した装置を出荷する際に、所定の温度でLD3の光強度が所望の値になるように初期調整されている。スイッチS1・S2はD-F-F1のデータ出力Aにより構成されており、演算増幅器24が、比較部7により出力される帰還電圧Eと温度補償電圧Fとを入力して差分を演算増幅し、制御電圧Gとして駆動部2へ供給している。

[0027] また、制御電圧供給部10は演算増幅器24により構成されており、演算増幅器24が、比較部7により出力される帰還電圧Eと温度補償電圧Fとを入力して差分を演算増幅し、制御電圧Gとして駆動部2へ供給している。S/H回路部6では、S/H回路部6は電流値10P(T0)のまま変化しない。一方、S/H回路部6では、データ出力A “1”の入力によりスイッチS1が基準電圧Vr1と容皿C1との接続回路を開放し、容皿C1には基準電圧Vr1が保持されている。

供給部10から入力する制御電圧Gが駆動電流Bを、LD3の発光が弱い場合には大きくするよう、LD3の発光が強い場合には小さくするよう、に制御している。

[0029] 次に、図4に図1から図3までを併せ参照して図面に示されたLDの温度特性と温度補償電流との関係について詳細に説明する。

[0030] 図示されるように、LD3の所望の光強度を保持する駆動電流Bに対する温度特性は、周囲温度T0において電流値10P(T0)、また周囲温度T1において電流値10P(T1)となり。一般に、レーザーダイオード等の発光素子の温度特性は周囲温度Tの上昇に伴つて周囲温度Tの低い状態では徐々に上昇し、高くなると急激に上昇する曲線を描く。

[0031] 無発光の期間に、LD3の周囲温度T0が周囲温度T1に変化した場合、温度の補償電流が変化することにより、駆動電流Bの設定値は直線α上を電流値10P(T0)から電流値10P'(T1)に変化する。この後、LD3の発光の間にAPC機能により駆動電流Bが電流値10P'(T1)から電流値10P(T1)に補正されたものとす

る。

[0032] 次の無発光の期間に再び変化があり、LD3の周囲温度T1が周囲温度T0に戻った場合、温度の補償電流が変化することにより、駆動電流Bの設定値は補正された電流値10P(T1)から電流値10P'(T0)へ直線β上を変化する。

[0033] 次に、図1から図3までに図4および図5を合わせ参照してD-F-F1にデータDATAが入力した際の動作原理について説明する。

[0034] 図示された本回路では、時刻t=0 (図5参照) に電源が投入された後、初めてのデータ入力とMOSトランジスタ6では、スイッチS1が基準電圧Vr1を容皿C1に接続しており、スイッチS2は容皿C1との接続回路を開放している。この回路状態ではS/H回路部6の出力のS/H電圧Dは基準電圧Vr1となる。

[0035] 基準電圧Vr1は、この回路状態で、出荷の際に周囲温度T0において駆動電流Bを電流値10P(T0)に収束させるよう調整し設定されているものとする。

[0036] ここで、図5に示されるように、データD "1" が開始される場合、開始時刻t=1の直前に周囲温度がT1 であつたものとすれば、上述のように、温度補償電流発生部8から発生する補償電流Iにより駆動電流Bの設定値は電流値10P'(T1)になつてある。(従来では温度補償がないため、初期の駆動電流Bは電流値10P(T0)のまま変化しない。) 一方、S/H回路部6では、データ出力A "1" の入力によりスイッチS1が基準電圧Vr1と容皿C1との接続回路を開放し、容皿C1には基準電圧Vr1が保持されている。

[0037] この結果、次の時刻t2に、LD3は駆動

電流Bの電流値 $I_{OP'}(T_1)$ により光強度 $K_{Init}(T_1)$ で発光を開始する。

【0038】次の時刻 t_3 では、PD4がLD3の発光モニターとして光強度 K_{Init} に対応した電流信号に変換し、この電流信号が電流電圧変換部5により変換電圧CとしてS/H回路部6に出力される。一方、S/H回路部6では、精度を高めるためデータ出力A“1”的入力より時間的なディレイをもつてスイッチS2が電流電圧変換部5の出力を容量C1に接続している。

【0039】従って次の時刻 t_4 では、LD3が発光している間、すなわちデータ出力A“1”的間、S/H回路部6が変換電圧Cを容量C1にサンプルしてS/H回路Dを発生する。

【0040】次の時刻 t_5 では、比較部7がS/H電圧Dを基準電圧 V_{ref} と比較してその差分を演算増幅器還電圧Eとして制御電圧供給部10へ出力する。

【0041】ここで、説明を簡単にそのため、周囲温度 T_1 は、時刻 t_1 から時刻 t_3 までの間、変化しないものとする。つまり、温度補償電流発生部8では、ペンドギヤップ電圧で決まる補償電流Jの電流値は変化せず、従って図5に示されるように温度補償電圧発生部9は周囲温度 T_1 に対応する補償電圧Fを継続して出力している。

【0042】次の時刻 t_6 では、補償電圧Fの電圧値が変化せず一定なので、制御電圧供給部10から駆動部2へ出力される制御電圧Gは、比較部7から入力する帰還電圧Eの変化したがって変化する。

【0043】次の時刻 t_7 では、駆動部2が、制御電圧供給部10から入力する制御電圧Gの変化により、それまで出力していた駆動電流Bの電流値 $I_{OP}(T_1)$ を図4まで收束する。この結果、LD3は駆動電流Bの電流値 $I_{OP}(T_1)$ により所望の光強度Kを発光する。この所望の光強度Kの発光により以降の時刻 t_8 、 t_9 、 t_{10} で、変換電圧C、S/H電圧D、帰還電圧Eそれぞれが収束する。

【0044】一方、時刻 t_{11} で、データDATA“1”が消えて入力D-F1のデータ出力Aが“0”となつた際には、S/H回路部6のスイッチS2は変換電圧Cと容量C1との接続回路を開放する。従って、S/H回路部6はデータ出力A“1”が入力するまでこの時刻のS/H電圧Dをホールドする。

【0045】この結果、次の時刻 t_{12} では、LD3の駆動電流Bが“0”となり、発光は停止する。従って、次の時刻 t_{13} で、PD4がLD3の発光をモニターして電流信号を“0”とするので、電流電圧変換部5によろ変換電圧Cも“0”となる。しかし、前述のようにS/H電圧Dはホールドされている。

【0046】この一連の動作手順を繰り返すことにより、収束精度を向上させることができることである。

前記電圧により駆動電流を制御する帰還機能に、発光素子の周囲温度に応じた駆動電流値を発光開始前の初期値として設定する機能を加えた高速APC回路が得られる。

【0057】この構成によって、本発明による高速APC回路は、発光素子が発光を開始する際に、いかなる周囲温度であっても温度補償によって駆動電流の収束値に近い初期値を得ることができるので、所望の光強度に所定の誤差の範囲内で高速に収束できる。すなわち、光送信装置を立ち上げる際に、同時に所望の光強度で送信が開始でき、かつ、無発光の期間に周囲温度が変化した場合も次の発光の際には光強度の変動幅を小さくできる。

【0058】また、上記構成で発光素子の周囲温度に応じて、所望値に近い初期値を設定することにより所定の誤差の範囲内で所望値に高速に収束することができるので、APC回路を構成する演算増幅器等の機能およびパワーが低減でき、低消費電力化を図ることができる。

【0059】更に、本発明による高速APC回路は、半導体デバイスにより構成することができる。

【図面の簡単な説明】

【図1】本発明の実施の一形態を示す機能ブロック図である。

【図2】本発明の駆動部の実施の一形態を示す回路図である。

【図3】本発明の温度補償電流発生部の実施の一形態を示す回路図である。

【図4】発光素子の駆動電流・周囲温度特性の一形態を示すグラフである。

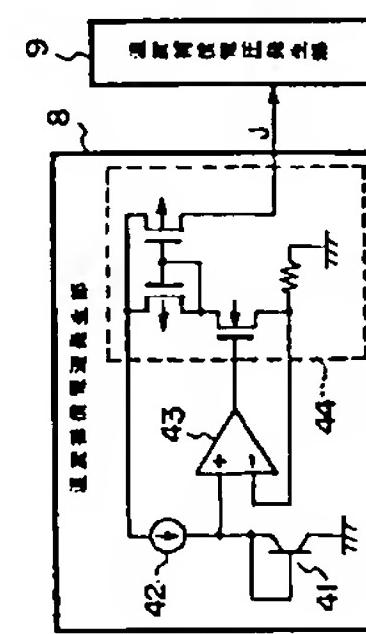
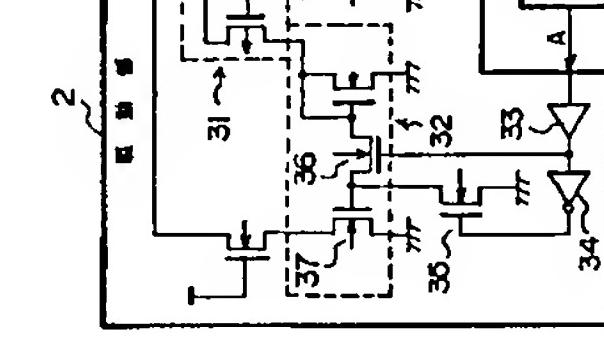
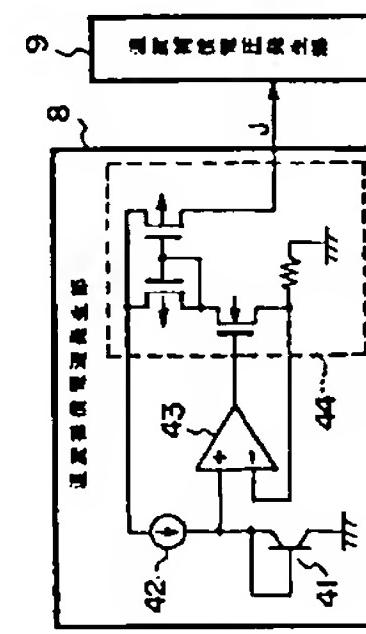
【図5】図1による動作原理を説明するタイミングチャートである。

【図6】本発明の実施の第2の形態を示す機能ブロック図である。

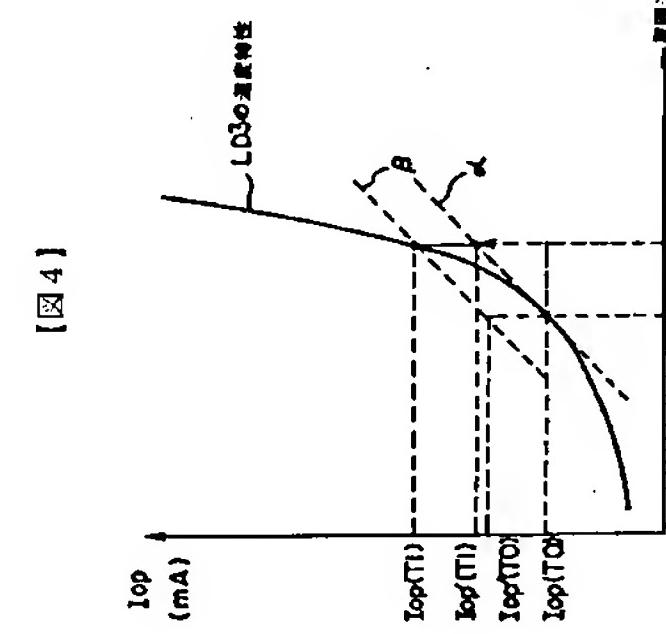
【図7】従来の一例を示す機能ブロック図である。

【符号の説明】

1	D-F-F (D形リップルオフ回路)
2	駆動部
3	LD (レーザーダイオード、発光素子)
4	PD (フォトダイオード、受光素子)
5	電流電圧変換部
6	S/H回路部 (サンプル・ホールド回路部)
7	比較部
8	温度補償電流発生部
9	1.1 温度補償電流発生部
10	制御電圧供給部



【図4】



【0047】次に、時刻 t_{21} で、ベースト信号の間に周囲温度 T_1 が周囲温度 T_0 に変化した場合、ベースト信号の間ではLD3が無発光のため、PD4で光強度をモニターできない。しかし、温度補償電流発生部8により温度補償電圧発生部9の補償電圧Fは補正される。

【0048】従って、次の時刻 t_{22} では、制御電圧供給部10の制御電圧Gは補正されている。この結果、データDATAの入力で駆動部2から出力されるLD3の駆動電流Bは図4に示されるように電流値 $I_{OP}(T_1)$ から電流値 $I_{OP'}(T_0)$ に補正されている（従来の構成の場合、駆動電流Bは、補正されず、電流値 $I_{OP}(T_1)$ のままである。）。

【0049】従って、無発光の期間に周囲温度 T_1 が急激に変化しても発光開始の際の光強度の補正幅は少なくてよい。

【0050】次に、本発明の別の実施の形態について図面を参照して説明する。

【0051】図6は本発明の実施の第2の形態を示す機能ブロック図である。図6に示された高速APC回路では、從来同様のD-F-F1、駆動部2、LD3、PD4、および電流電圧変換部5に加えて、S/H(Sample & Hold)回路部6、比較部7、温度補償電流発生部8、および制御電圧供給部10、ならびに抵抗R3および温度補償電圧発生部11が設けられている。

【0052】図1に示される実施の第1の形態と大きく相違する点は、温度補償電流発生部8が出力する補償電流Jを抵抗R3に供給し、抵抗R3で発生する電圧を温度補償電圧発生部11に入力することである。この結果、温度補償電圧発生部11は入力する電圧と基準電圧Vrefとを比較して差分を演算増幅器25を有している。

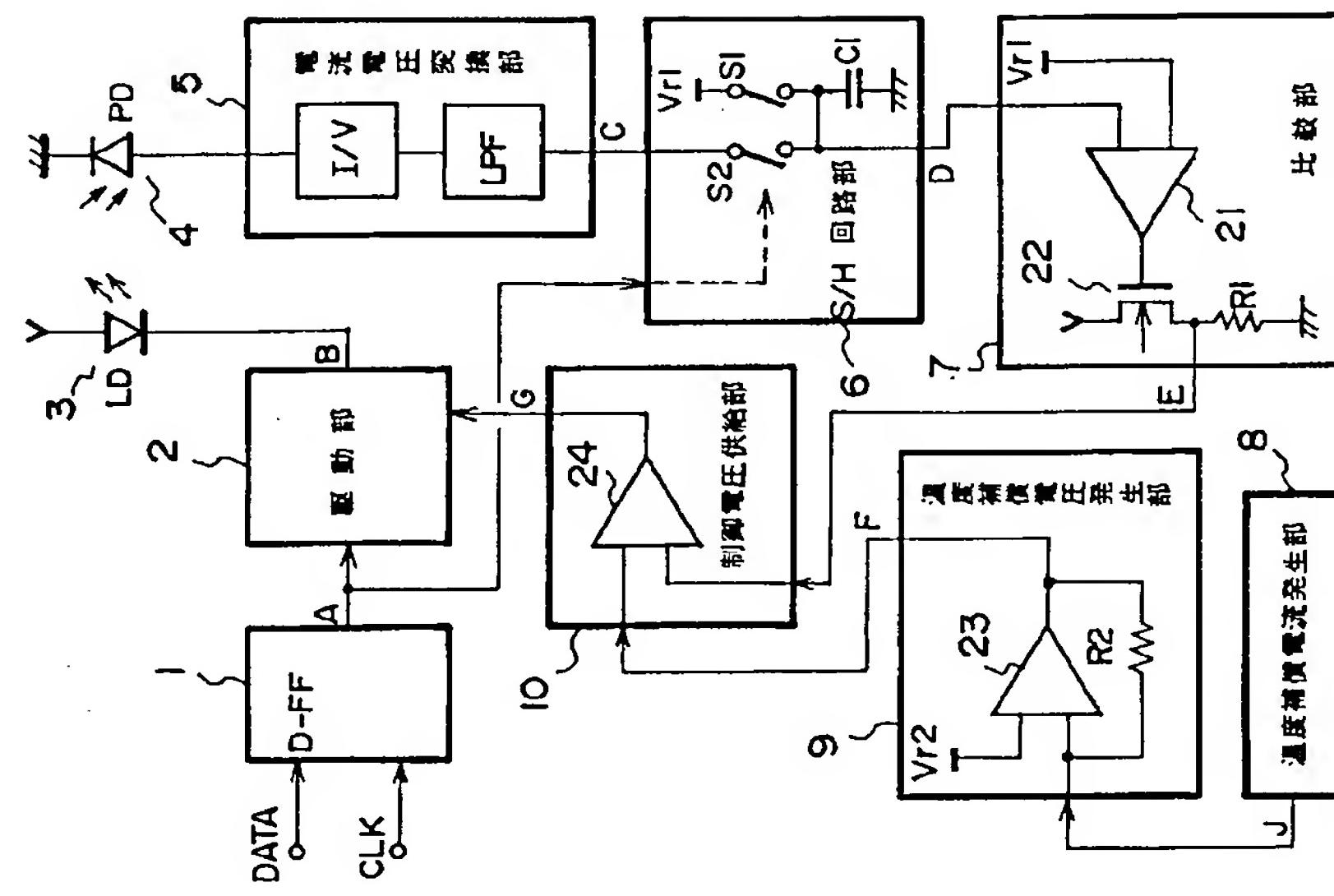
【0053】図6に示される回路の動作は、上述の図1の代わりに図6を参照し、温度補償電圧発生部9を温度補償電圧発生部11に読み替えればよいので、説明を省略する。

【0054】上記説明では、発光素子をLD (レーザーダイオード) とし、受光素子をPD (フォトダイオード) として説明したが、他の素子でもよい。また、回路を構成するトランジスタも、同様な機能、性能を有するものであれば他の素子であつてもよい。

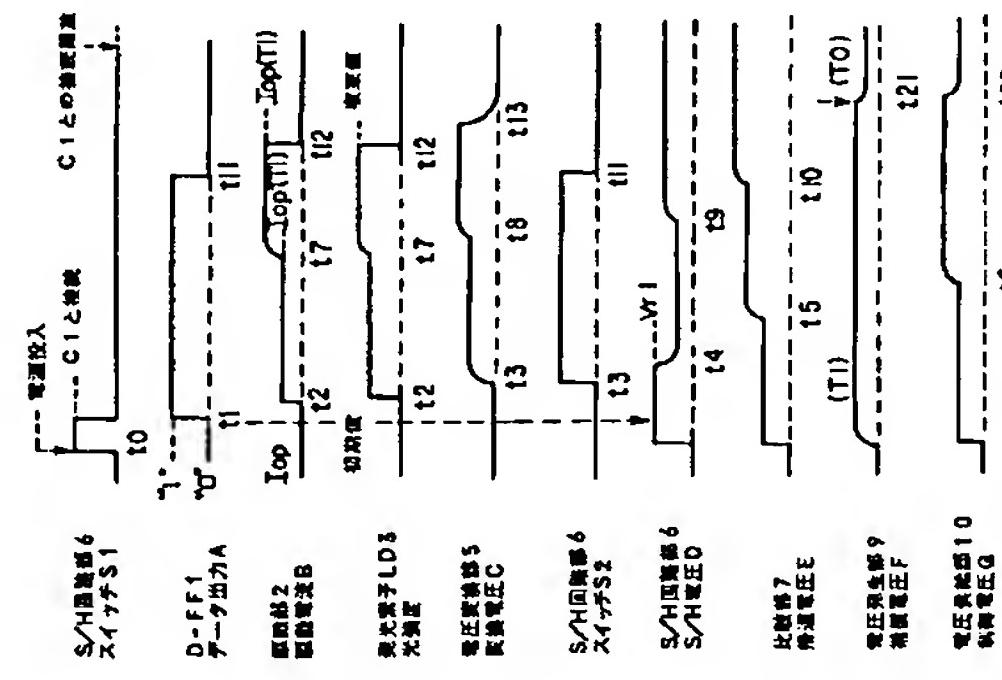
【0055】上記説明では、2つの実施の形態を示して説明したが、機能ブロックの構成において、機能の分配合等の分配は上記機能を溝たす限り自由であり、上記説明が本発明を限定するものではない。

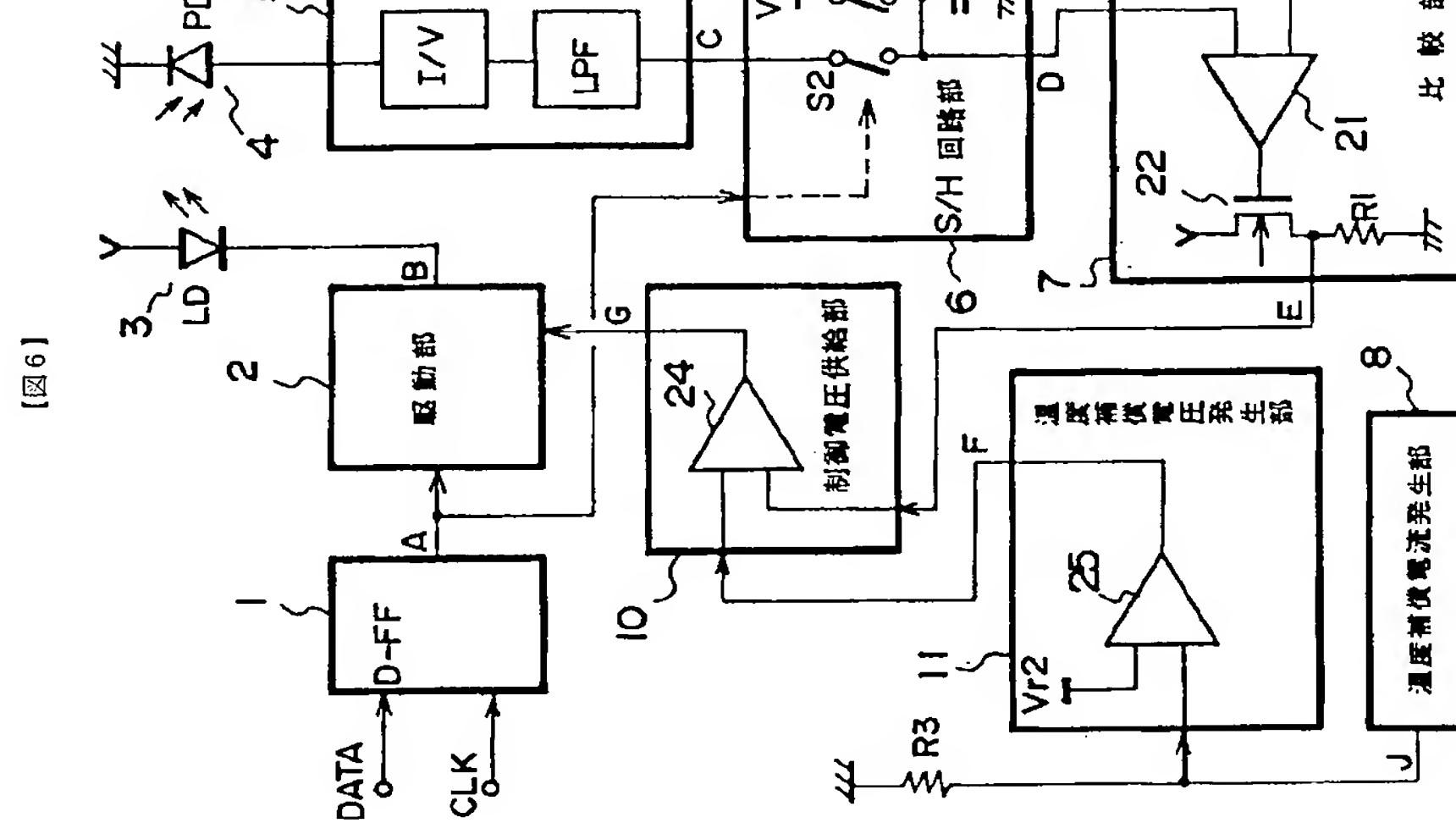
【0056】【説明の効果】以上説明したように本発明によれば、LDのような発光素子が出力する光の強度を駆動電流の制御により所定値に自動的に収束し保持する際、PDのよな受光素子が発光素子の光強度をモニターして電気信号として出力し、この電気信号を演算処理して生成した

[図1]

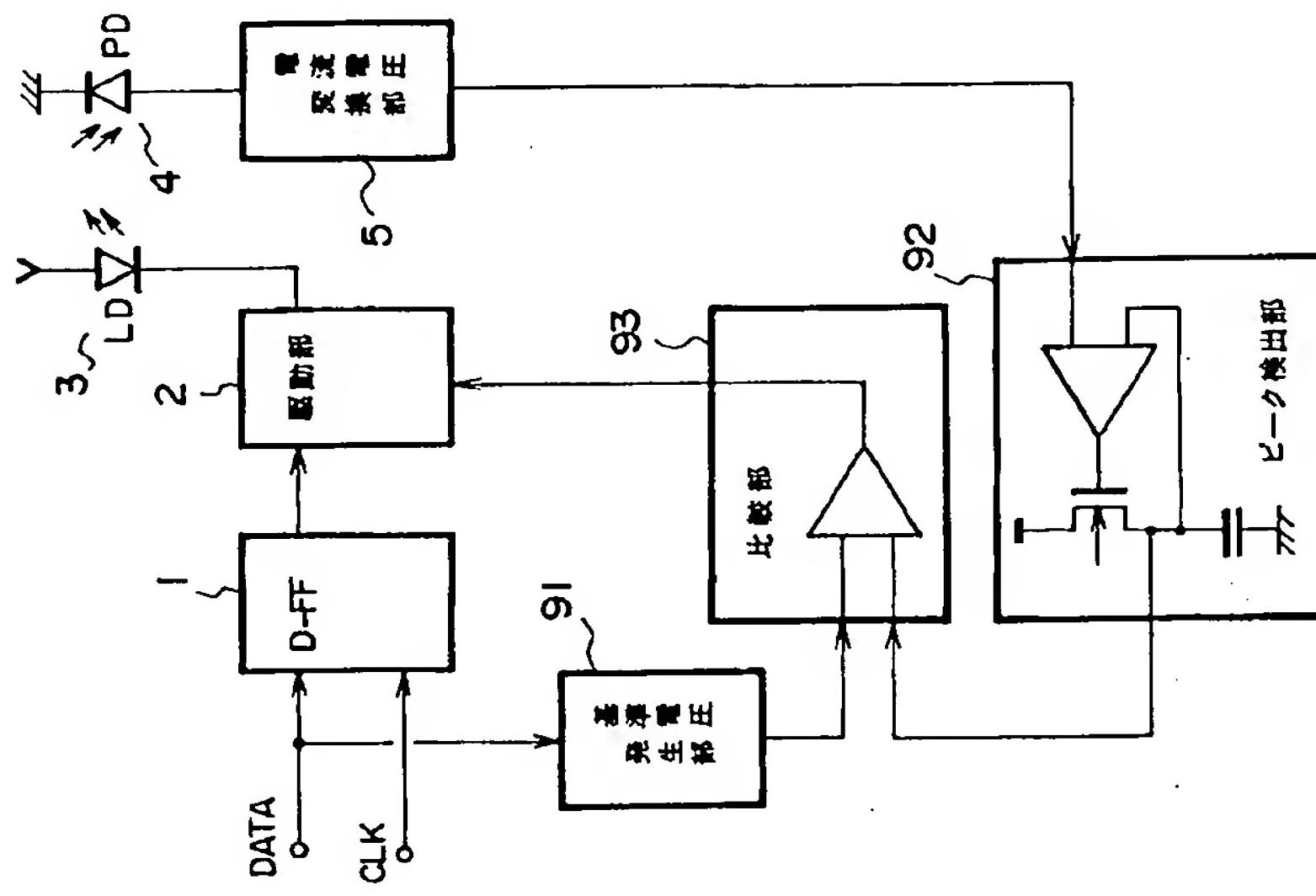


[図5]



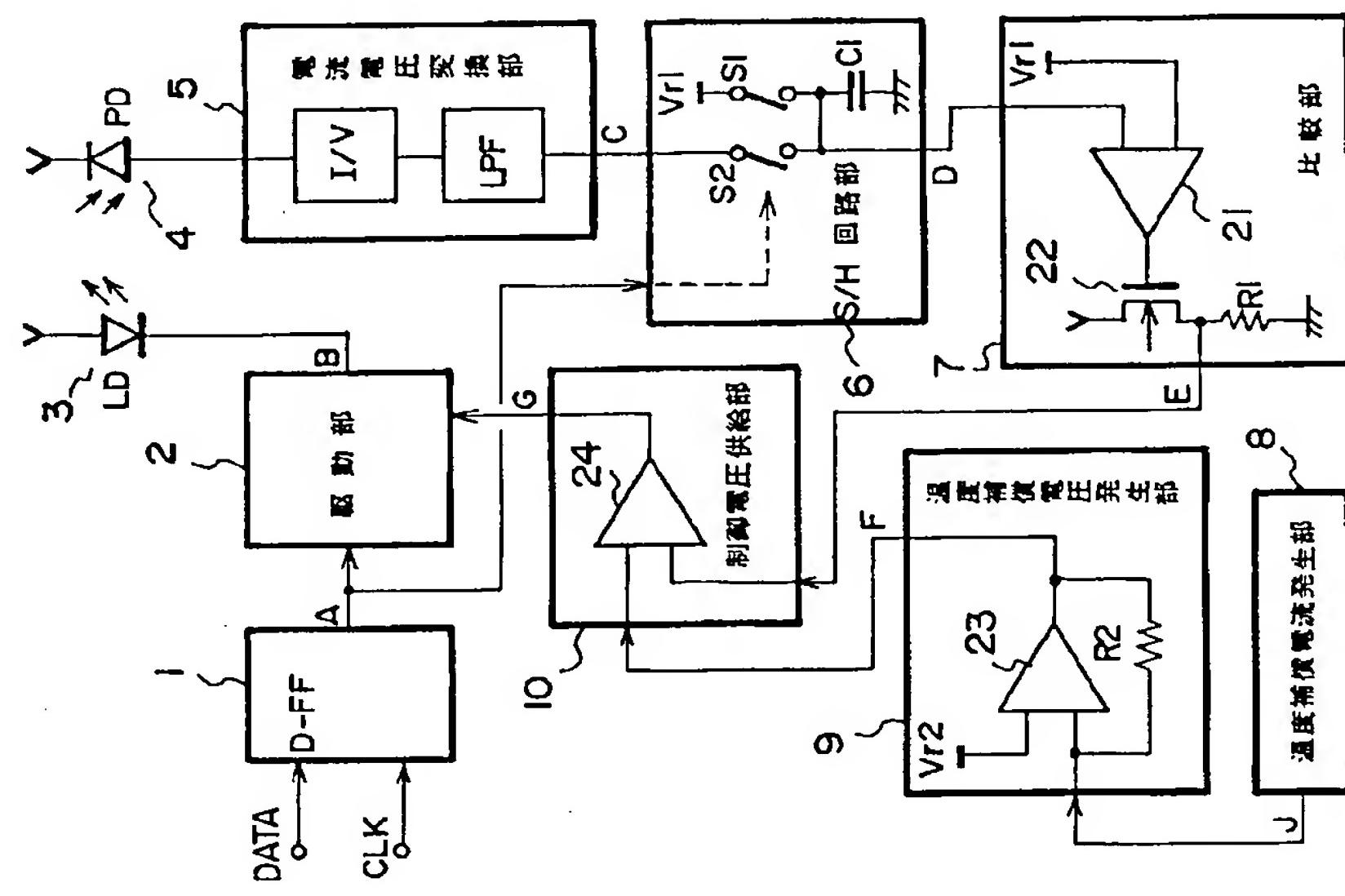


[図7]



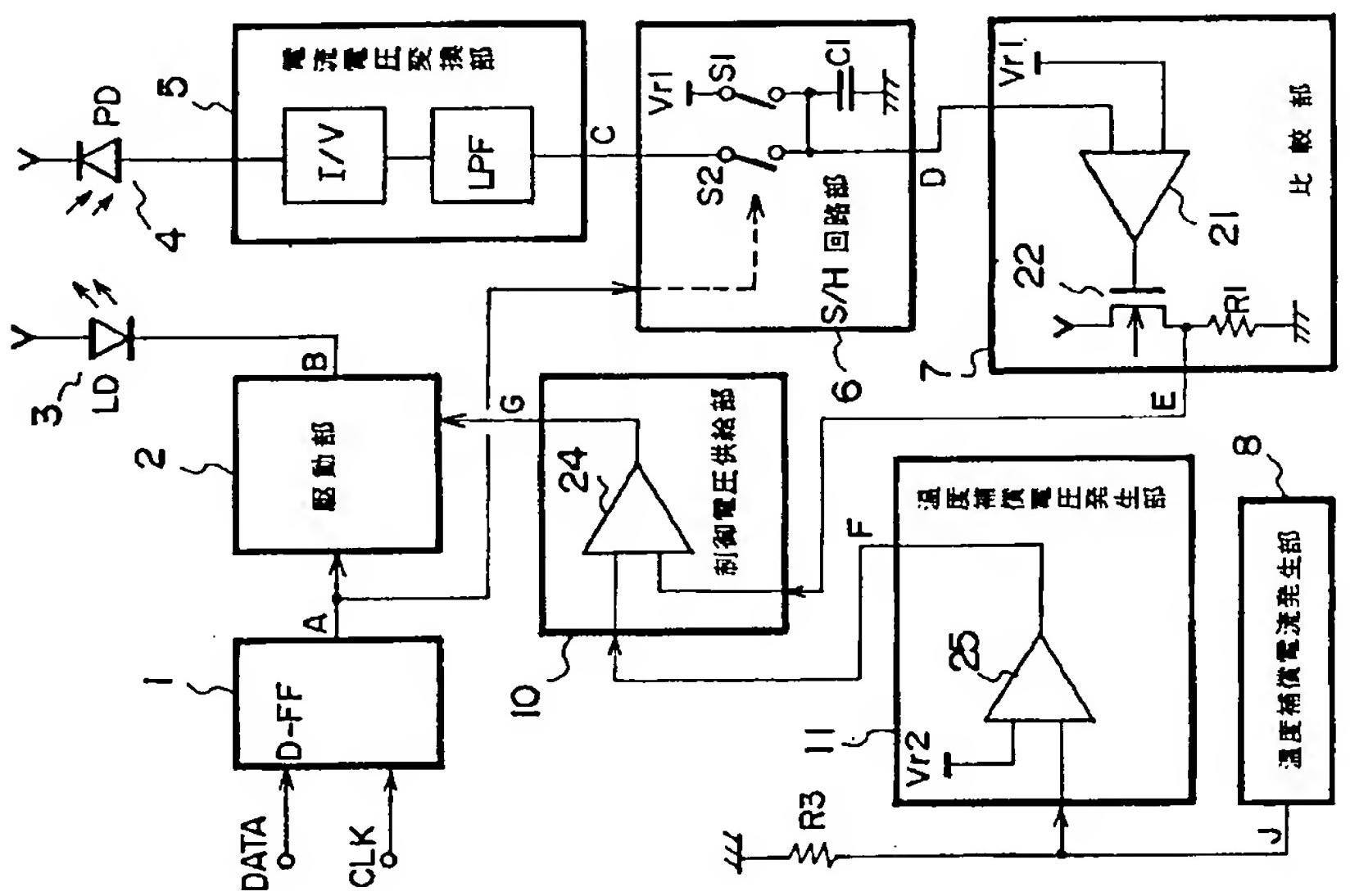
【手続補正書】
【提出日】平成8年4月12日
【手続補正1】
【補正対象書類名】図面
【補正対象項目名】図1

【補正方法】変更
【補正内容】
【図1】

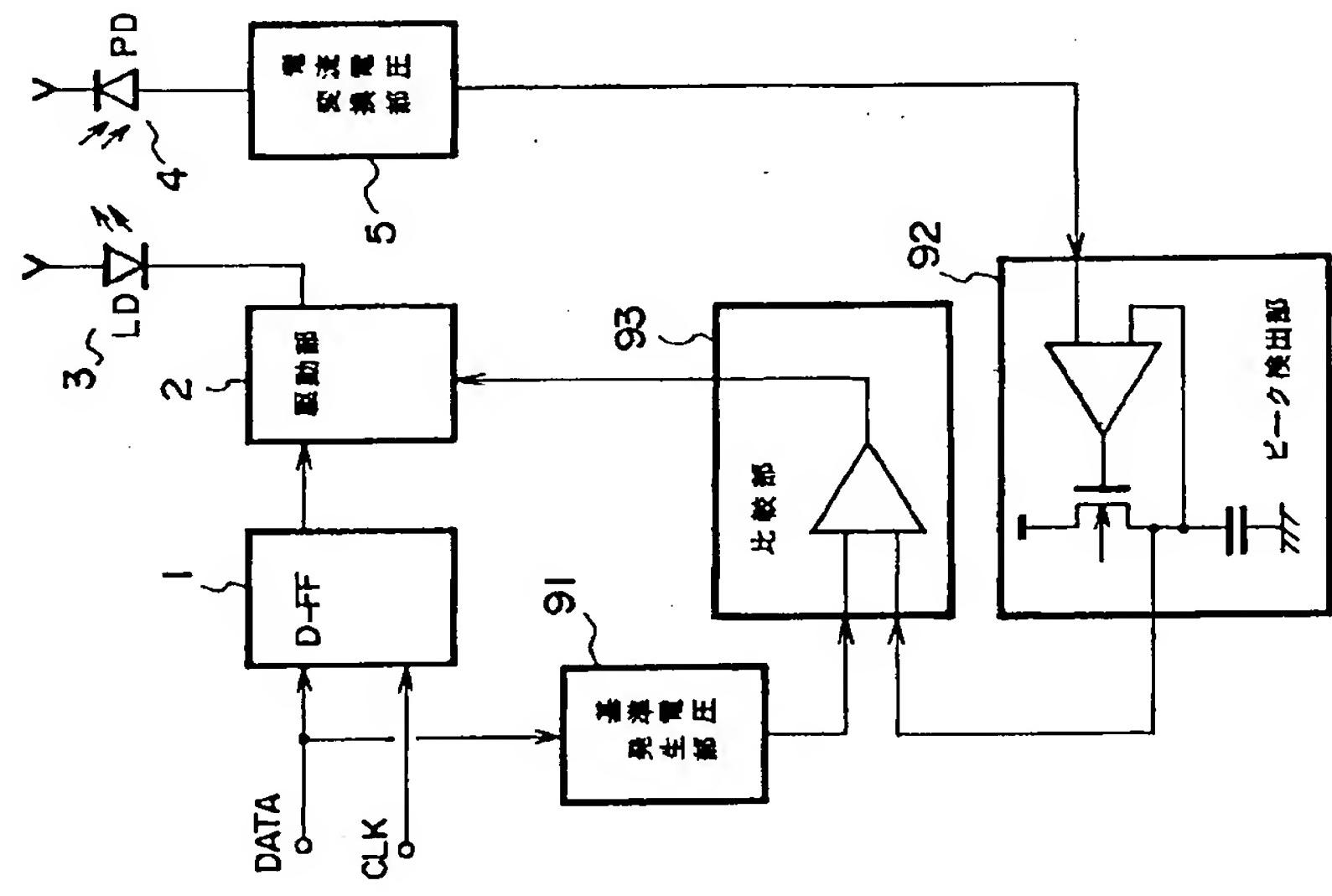


【手続補正2】
【補正対象書類名】図面
【補正対象項目名】図6
【補正方法】変更
【補正内容】
【図6】

【手続補正3】
【補正対象書類名】図面
【補正対象項目名】図7
【補正方法】変更
【補正内容】
【図7】



【手続補正】
【補正対象書類名】図面
【補正対象項目名】図7
【補正方法】変更
【補正内容】
【図7】



フロントページの総まとめ

(51) Int. Cl. 6	識別記号	序內整理番号	F 1	E	Y
H O 4 B	1/04				
		10/28			
		10/26			
		10/14			
		10/04			
		10/06			